

PLL-ドレーク局発を使い基準周波数7.5MHz × 256で1920MHzを出し、三端子7810の10vを+8v仕様に変更。

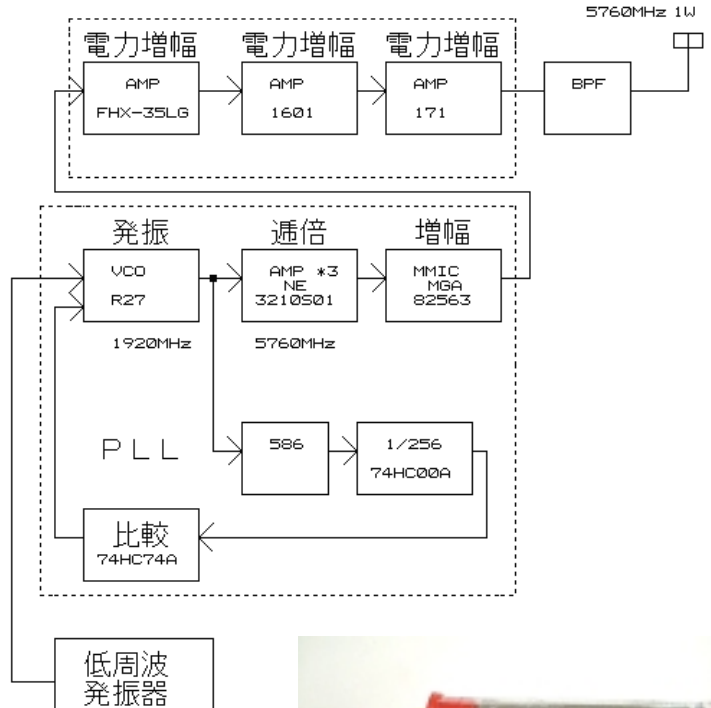
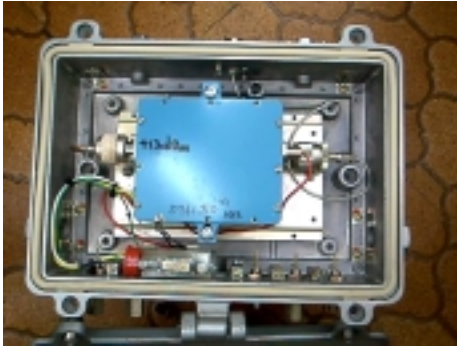
出力:+8dBmでロック。(f:1920MHz)

その後NE3210S01で3逓倍し5760MHzを取りだし1/4フィルター後MMIC(MGA-82563)1段で出力:+11dBm(f:5761.500MHz)

3逓倍基板はセブロン電子製5.9GHz帯用基板を使用。

全体ブロック図

直下ケース内部



直下ケース -->JAOGNU 提供品 (TV受信ブースターのケースを利用)



ID発生部 SMAケーブル入りのJA1BWDより購入の廃品ポリ容器利用 IDerは西新潟クラブ (JA0GWBバージョン)を使用



発信部、逓倍部 ドレークコンバーターのPLL,VCO,発信部を利用-->セブロン電子より購入 デバイスはJAORUZよりの提供品
その他の部品は手持ちのものを利用。
電源部ケース (外付け3.5FDDケース利用 リサイクル屋さんで300円)



Beacon用5760MHz 1Wアンプ de JA0DFR

FHX35LG+MGF1601+FL171MEの3段アンプです。

in: +11dBm

out: 30.7dBm

スプリアス: f×2で-35dBc 他: -50dBc

